

TECHNICAL NOTE

No:TN641

March 2025

<u>SD12</u>

<u>V2025 へのアップグレード方法</u>

下記内容は SD12 コンソールを 最新リリースバージョンへ更新する手順です。

V2025 は V1926 に代わる最新版です。

SD12 を V1069 以前のバージョンのソフトウェアからアップグレードする場合、上記以外のアップデートも必要となります。細心の注意を払い、下記の指示に従いながらアップデート作業を行ってください。

SD12-96 アップグレードは有償ソフトウェアになります。購入する際は下記 URL にアクセスしてください。<u>www.</u> <u>digico.biz</u>。またはご購入の代理店、担当者にご相談ください。日本ではヒビノインターサウンド株式会社からも入手 が可能です。

万が一、シリアルデバイスのいずれかが正しく更新されない場合は、ICD2 プログラマーを使用してそれらを再プログラムする必要があります。詳細については、ヒビノインターサウンド株式会社にお問い合わせください。

必要なファームウェアのアップグレードは次のページの表のとおりです。

<u>これらのアップグレード作業を行う際は、予想外の障害や不具合を考慮し、</u> <u>仮設現場での作業、特に当日に本番がある場合は</u> <u>別の機会に作業することを強くお奨めします。</u>

<u>また仮設・常設を問わず、時間が十分に用意出来ない場合も同様に</u> 別の機会に作業することをお奨めします。

'%'DiGiCo

	Version 1926	Version 2025
Software	19.0.1926	20.0.2025
Worksurfaces	47	47
Local I/O	57	57
GPIO – SD12GPIO.hex	10	10
Engine: HOST – sp6v.bin	05/11/2021	05/11/2021
Engine: FPGA – sp6e.bit	29/01/2013	29/01/2013
Engine : Effects	18/04/2012	18/04/2012
Vulcan Host – VulcanTiva.dfu	27	27
Vulcan FPGA – Vulcan_Interface_FPGA.bit	22/02/2017	22/02/2017
USB Audio – XMOS.bin	03/10/2016	03/10/2016
D-Rack: Drack8b.bin	10/12/2014	10/12/2014
D-Rack : Drack8b.bit	28/08/2023	28/08/2023
D2-Rack: D2rack.bin	03/11/2017	03/11/2017
D2-Rack:D2rack.bit	28/08/2023	28/08/2023
SD-Rack: Rack8b.bin	21/09/2016	21/09/2016
SD-Rack : Rack8b.bit	05/07/2012	05/07/2012
Optocore V221 Firmware	V5R3	V5R3

今回のアップデート完了後のバージョンとコードは以下のように表示されます。

このアップグレードを実施する際は、コンソールのローカル I/O、ラックおよびヘッドホンアウト端子にケーブルが接 続されていない状態で行ってください。コンソールを立ち上げたら Quit to Windows ボタンから Windows 画面を立 ち上げて、以下の手順に従い作業してください。

- 1. Software Updater **SD12_V2025z_Updater.exe** を DiGiCo コンソールに付属している USB キーにコピーし、 SD10RE サーフェイス上の USB ソケットに挿入します。
- 2. Start メニューを右クリックして、DiGiCo (D:) を選択します。接続した USB キーに移動し、USB キーから SD12_ V2025z_Updater.exe を実行すると、必要なアップデート、アプリケーションソフトウェア、および現在の SD12 アプリケーションフォルダーのバックアップの インストールが開始されます。
- 3. UpdateHardware アプリケーションが自動的に実行されます。デバイスごとに、現在実行中のバージョンが「running」の列に表示され、新しいバージョンが「available」列に表示されます。

Available 列に表示されるバージョンは D:\SD12 ディレクトリ内の対応するファイルに基づいています。 コンソールのファームウェアアップデートが以下の順番で進行します。

V1926 より前のバージョンからアップグレードする場合は、追加のアップデートが必要な場合があります。

***DiGiCo

V1069以前のバージョンから更新する際は、SD12 Worksurface アップグレードの作業として下記の項目も変更する 必要があります。V1090 からアップデートを更新する場合、既にこれらの項目に関するアップデートは実行済みです。

Left / Right の量 Surface がアップデート済みの場合、アップデートウインドウ画面は下図のように表示されます。アッ プデートが必要な項目が2点ありますが、これはボーレート(Baud rate)の変更に関するプロセス(下記参照)がま だ完了していないために表示されるものです。次の手順をご覧ください。

		Code versions						Close
device	description	The second	running	available	required	update	1-1	
Engine	Host	SP6v.bin	08/04/2019	08/04/2019	-	update	-	
	FPGA	SP6e.bit	29/01/2013	29/01/2013		update		engine serial numbe
	Effects	FX1.bin	18/04/2012	18/04/2012		update		0003017654873291539
	Host							
COM7	Host Interface	VulcanTiva.dfu	26	26		update		
	Host FPGA	Vulcan_Interface_FPGA.bit	22/02/2017	22/02/2017	-	update		
	USB Audio	xmos.bin		OK		update		
	Surface							
COM4	SD12 Right	SD12worksurface.bin	39	47	/	update		updating
COM3	SD12 Left	SD12worksurface.bin	39	47	~	update		SD12worksurface.bir
COM5	SD12 Local IO	SD12LocallO.hex	55	55		update		to COM3
COM6	SD12 GPIO	SD12GPIO.hex	10	10		update		update successfi
	DMI cards							
DMI 1	Firmware	digico_dmi.bin						
	FPGA						1	
DMI 2	Firmware	digico_dmi.bin						
	FPGA							
	Racks						1	
							1	
							1	
							1	

Hardware Upgrade Utility アプリケーションを閉じてからもう一度開くと、アプリケーションウィンドウは下図のように、worksurfaceの"Running"コードが表示されていない状態で立ち上がります。ここまでを確認したら次の手順に進みます。

device	description	file	nunning	available	required	undate		Close
Engine	Host	SP6v bin	08/04/2019	08/04/2019		update		
engine	FPGA	SP6e bit	29/01/2013	29/01/2013		undate		
	Effects	EX1 bin	18/04/2012	18/04/2012		undate		engine serial numbe
	Host		TOTOTILOTE	TOTOTILOTE		apouto		00030176548732915394
COM7	Host Interface	VulcanTiva.dfu	26	26		update		
	Host FPGA	Vulcan Interface FPGA.bit	22/02/2017	22/02/2017		update	1	
	USB Audio	xmos.bin		OK		update		
	Surface						1	
COM4	SD12 Right	SD12worksurface.bin		47				
сомз	SD12 Left	SD12worksurface.bin		47				
COM5	SD12 Local IO	SD12LocalIO.hex	55	55		update	1	
COM6	SD12 GPIO	SD12GPIO.hex	10	10		update	1	
	DMI cards							
DMI 1	Firmware	digico_dmi.bin						
	FPGA							
DMI 2	Firmware	digico_dmi.bin						
	FPGA							
	Racks							
							-	

以上までが完了したら、UpdateHardware プログラムを閉じて、USB キーをコンソールから取り外します。



SD12	
SD 12 IP Config	
SD12 Test	Computer
Upgrade Hardware	Control Panel
DiGiCo (D:)	
¥	Shut down

4. Windows のスタートバーから SD12 Test アプリケーションを立ち上げます。

下図は SD12 Test アプリケーションのイメージになります。

5. SD12Test アプリケーションウィンドウの右上にある「Configure Ports」をクリックします。

SD12Test			×
" [*] "DIGICO	SD12	Serial Ports	isplay Configure RESET ALL
1: SD12 Right	2: SD12 Left	3: SD12 Local IO	4: D12 GPIO
Received: Button	Rotary value	Rotary Hardware Acceleration Code Vers	ion 39 (Hendelineke off)
Send: LCD	s [LEDs	Calibrate Faders
image	single LCD	All single on brigh	Calibrate Touch
			Brightness
Text			
Send All			PSU bridge screen
			B: LO V 26°C
Faders	Centre	Detent Backstop	Gang All h/phone level
∃∃≣∃≣	$\Xi \equiv \Pi \equiv$	send all	periodic S
▏┋┇┋┋┋	I I I I I I I I I I I I I I I I I I I	Max	Jump 77
54 172 58 228 128	50 52 210 50	228 30 74	180 162 speed 1000 ms
1			
			· · · · · · · · · · · · · · · · · · ·
Echo: Test		Single Echo	Repeat Echo All Ports

Configure Ports パネルが開きます。



6. ボーレート、または、Ports 1 と 2 が 115200 で設定されていますので、該当するテキストボックスで 256000 と 打ち込み、パネル下部の OK ボタンを押して設定を変更します。

	ure Ports			×
	Ser	ial Po	rts	
All	baud rate	enabled	com port	
~"				1
1	115200 👻		4 VCP1 👻	I T
2	115200 -		3 VCP0	1
3	102400 -		5 VCP2	I
4	102400 -	M		l
	V OK		Cancel	
		-		
Config	ure Ports			×
	Seri	al Por	ts	
	baud rate	enabled	com nort	
AT	445200	F	comport	
All	115200 🔻		comport	
All 1	115200 ▼ 256000 ▼	₽	4 VCP1	
All 1 2	115200 - 256000 - 256000 -	 	4 VCP1 💌 3 VCP0 💌	
All 1 2 3	115200 ▼ 256000 ▼ 256000 ▼ 102400 ▼	र र 	4 VCP1 3 VCP0 5 VCP2	
All 1 2 3 4	115200 ▼ 256000 ▼ 256000 ▼ 102400 ▼ 102400 ▼	र र र ।	4 VCP1 3 VCP0 5 VCP2 6 VCP3	
All 1 2 3 4	115200 ▼ 256000 ▼ 256000 ▼ 102400 ▼ 102400 ▼	र । र ।	4 VCP1 3 VCP0 5 VCP2 6 VCP3	
All 1 2 3 4	115200 ▼ 256000 ▼ 102400 ▼ 102400 ▼ 102400 ▼	। य य य । य र र	4 VCP1 3 VCP0 5 VCP2 6 VCP3 Cancel	

7. SD12Test プログラムを閉じます。

8. スタートメニューから、コンソールをシャットダウンして電源を落とします。

9. コンソールの電源を入れます。コンソールが SD12 アプリケーションを直接立ち上げます。

コンソールが立ち上がったら、Diagnostics パネルですべてのコンポーネントが正しくアップデートされていることを 確認します。Diagnostics ページは System メニューのタブ内から選択して開くことができます。

最初のタブ(Console)には Worksurfaces、Local IO 及び GPIO のバージョンが表示されます。

その隣のタブ(Engine)には Engine コードが表示されます。Engine Host、Effects、FPGA コード及びダウンロード に表示される日付が本資料の最初のページに掲載してあるリストと一致していることを確認してください。

以上の手順を実行しても SD12 を正常にアップグレードできない場合は、ヒビノインターサウンド株式会社へご連絡ください。





ヒビノインターサウンド株式会社

〒105-0022 東京都港区海岸2-7-70 TEL: 03-5419-1560 FAX: 03-5419-1563 E-mail: info@hibino-intersound.co.jp https://www.hibino-intersound.co.jp/

●商品写真やイラストは、実際の商品と一部異なる場合があります。
●掲載内容は発行時のもので、予告なく変更されることがあります。変更により発生したいかなる損害に対しても、弊社は責任を負いかねます。
●記載されている商品名、会社名等は各社の登録商標、または商標です。